

Software Design Specification for Digital Door Lock System

Project Team

Team1

Date

2013-10-17

201111352 박소은 / yyy9510621@naver.com
201211346 박선민 / humming0625@naver.com
201211371 이유민 / abelym21@naver.com
201211338 김주호 / swity3@naver.com

Table of Contents

- 1 Introduction
 - 1.1 Purpose
 - 1.2 Scope
 - 1.3 Definitions and acronyms
- 2 References
- 3 Structured Design
 - 3.1 Structured Charts (Basic)
 - 3.2 Structured Charts (Advanced)

1 Introduction

1.1 Purpose

Digital Door Lock System 을 실생활에서 사용한다는 것을 가정하여 소프트웨어 개발에 필요한 요구사항을 명세하고 Structured Analysis 를 수행한 문서다. 이 문서를 통해 사용자는 요구사항과 그들의 관계를 더 명확히 파악할 수 있고, 개발자는 실제 구현의 밑그림을 볼 수 있다.

1.2 Scope

1.2.1 개발팀

Team 1

1.2.2 제한사항

HW 와 연동까지 고려하지 않고, SW 로만 구동할 수 있도록 한다.

1.2.3 제품의 활용도

개발이 완료된 후 실제 Digital Door Lock 의 Software 를 개발하기 위한 Prototype 으로 삼을 수 있다

1.2.4 개발환경

IDE: Eclipse CDT

Compiler: MinGW

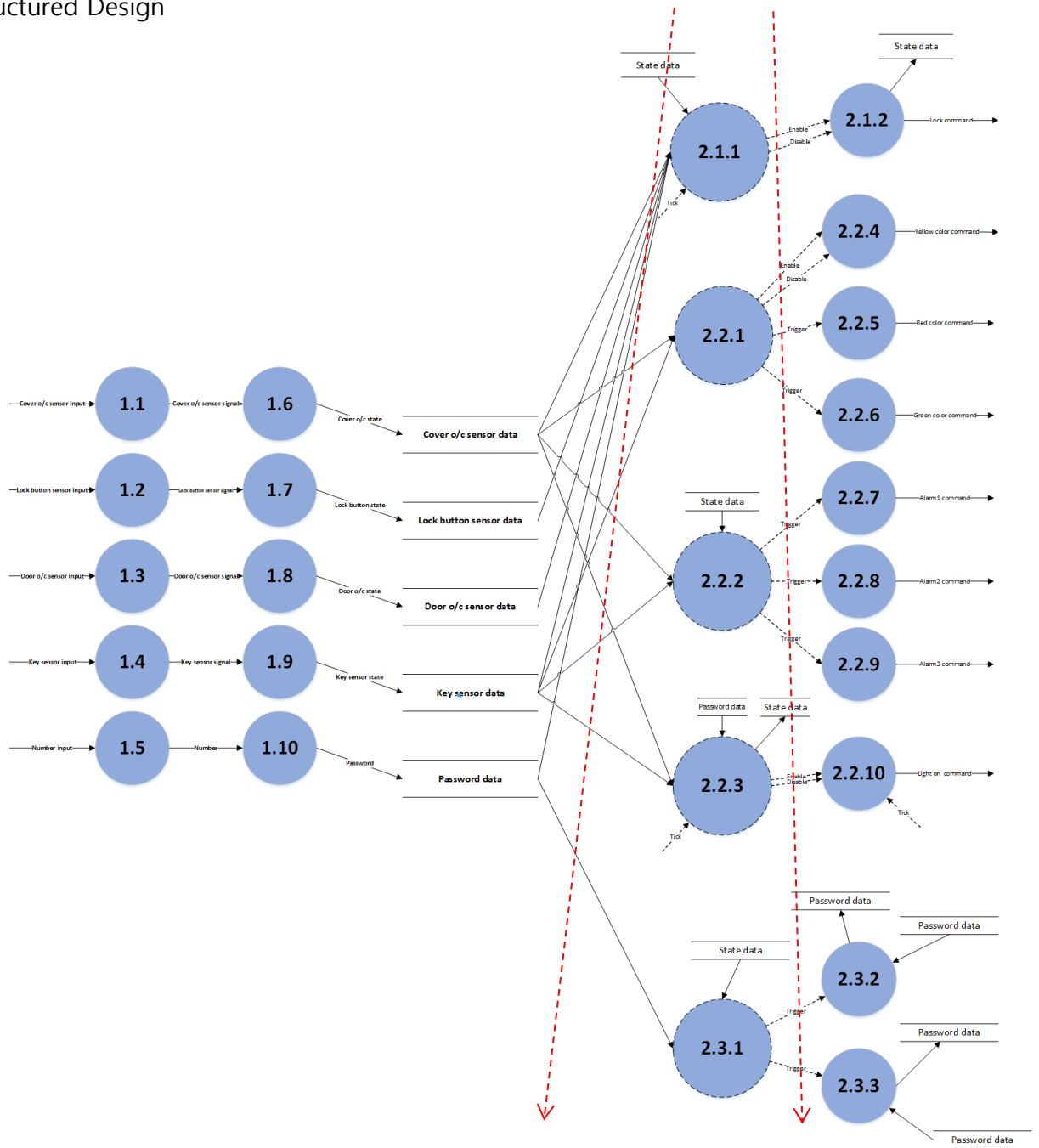
1.3 Definitions and acronyms

2 References

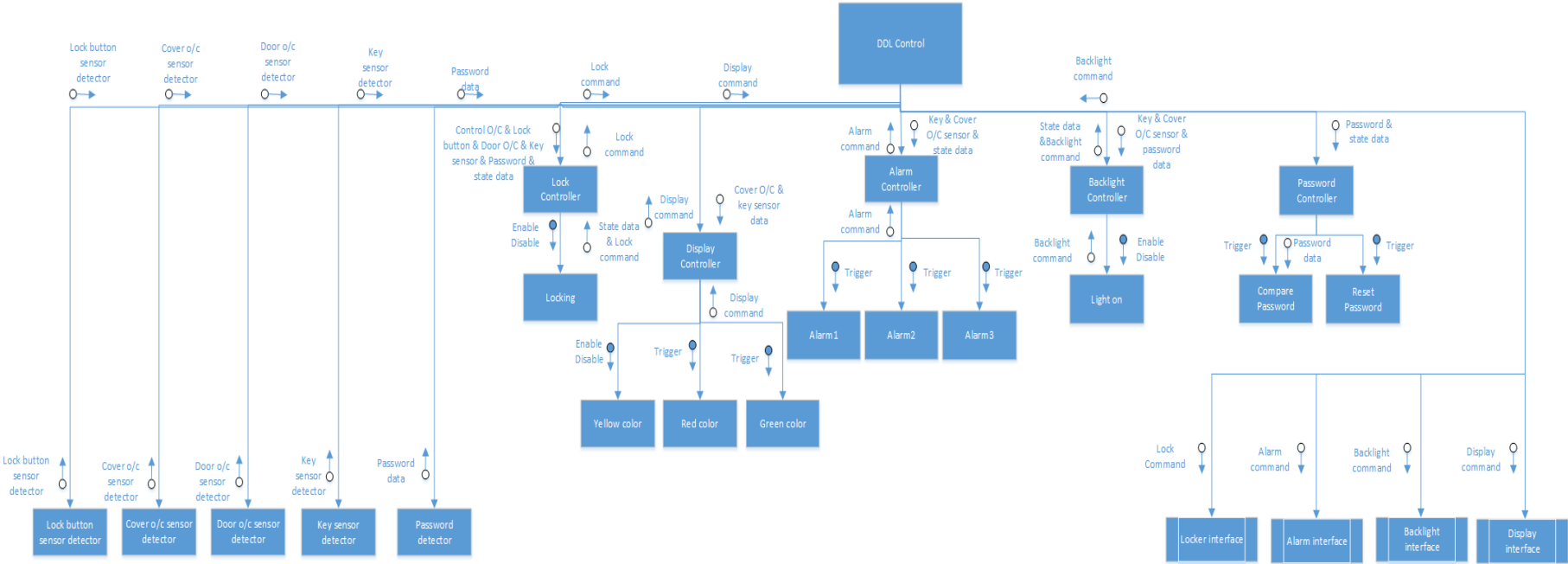
IEEE Std. 830-1998

Modern Structured Analysis by Edward Yourdon

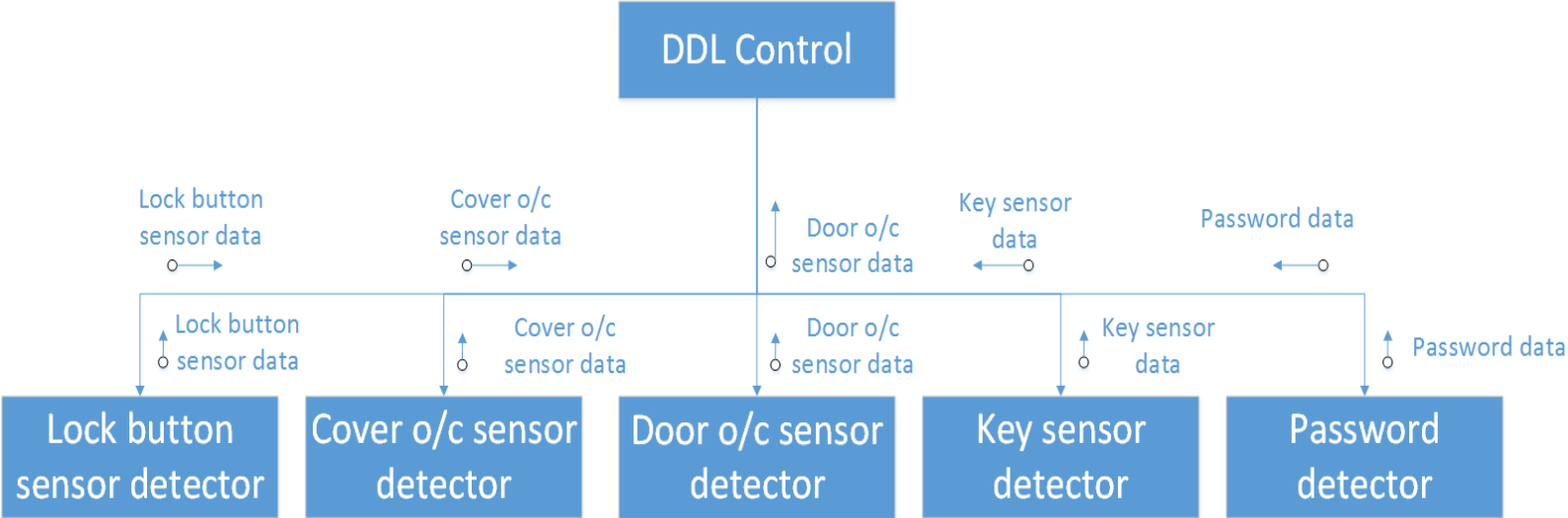
3 Structured Design



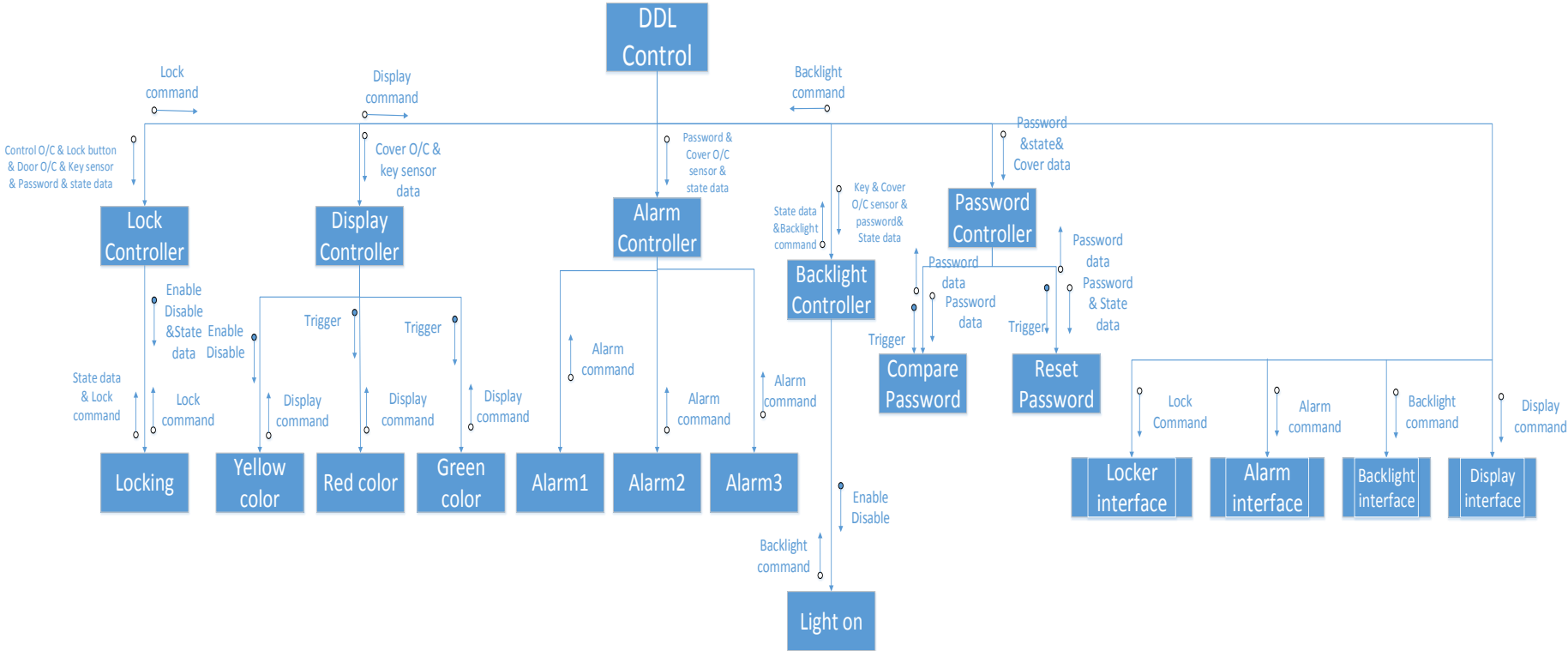
3.1 Structured Charts (Basic)



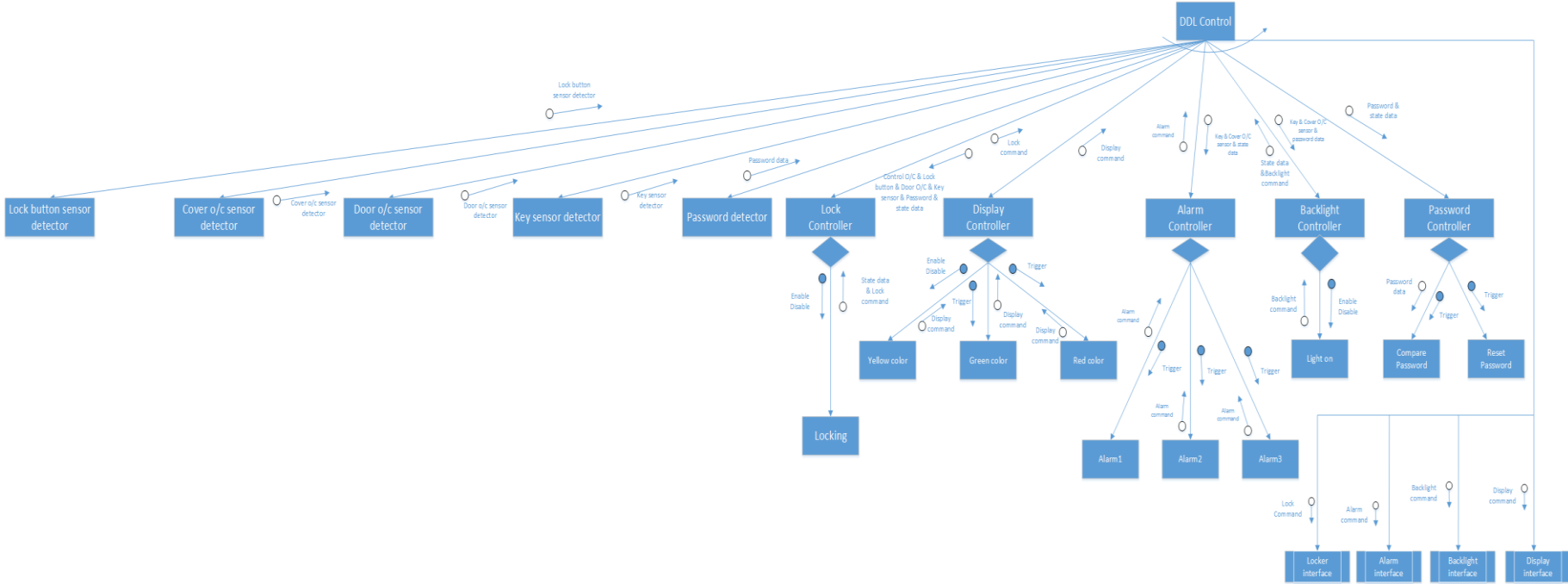
3.1.1 Basic(Input)



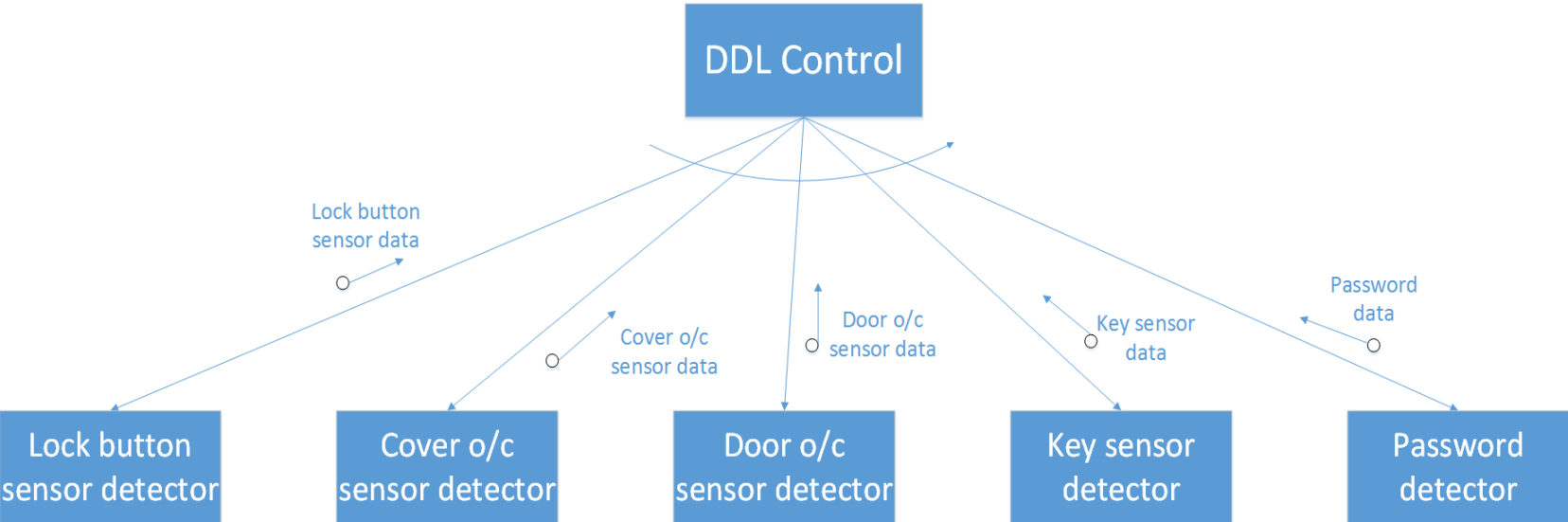
3.1.2 Basic(Output & Control)



3.2 Structured Charts (Advanced)



3.2.1 Advanced(Input)



3.2.2 Advanced(Output & Control)

